# 一种新颖的基于扰动观察法的 M PPT 控制芯片设计

江 帆,吴晓波

(浙江大学超大规模集成电路研究所,浙江杭州 310027)

摘 要:针对光伏电池输出随光照强度和环境温度变化的特点,提出一种新的基于扰动观察法的最大功率点跟踪(Maximum Power Point Tracking, MPPT)控制芯片的设计,以获得最大化的输出功率并提高电池的利用效率.芯片的特点是采用了改进的控制策略,并应用全模拟方法实现,对其核心模块乘法器与微分器的设计进行了优化,简化了结构设计,改善了控制性能.芯片具有应用方便,硅片面积小,成本低的优点.

关键词:光伏;最大功率点跟踪;扰动观察法;模拟

中图分类号: TN4

文献标 识码:A

文章编号: 1000-7180(2008)12-0197-06

## Design of a Novel Analog P&O Based MPPT Control IC

JIANG Fan, WU Xiao bo

(Institute of VLSI Design, Zhejiang University, Hangzhou 310027, China)

**Abstract:** Considering that the output of the photovoltaic panel is dependent upon the irradiation and environmental temperature, a novel MPPT controller chip based on Perturb and Observe (P&O) arithmetic was proposed to maximize its output power and optimize its efficiency. It features the improved control strategy and is implemented by analog circuits. The core modules including the multiplier and differentiator were optimized to simplify its structure and improve the control performance. It is easy to apply and its area as well as its cost is reduced.

Key words: photovoltaic; MPPT; perturb and observe; analog

## 1 引言

光伏发电作为一种新的电能生产方式,以其无 污染、无噪音、维护简单等特点显示出广阔的发展空间.但在实际应用中,由于其输出受到日照强度和环 境温度等因素影响,需要设计专门的控制电路来提 升效率和稳定系统的工作状态<sup>[1]</sup>.

研究表明, 当光伏电池的输出电压等于其最大 功率点(Maximum Power Point, MPP)电压时, 可达 到最高输出效率. 可是, 光伏电池的最大功率点是随 环境条件变化而改变的, 因此需要采用 MPPT 控制 电路实时追踪 MPP 电压, 来控制电池的输出电压 提高对光伏器件的利用效率.

MPPT 的实现方法有多种,本芯片采用的是基 于扰动观察法(Perturb and Observe, P&O)的 M PPT 技术. 但由于扰动观察法算法复杂, 以往多采 用单片机或 DSP 等数字 IC (Integrated Circuit, IC) 控制实现<sup>[2]</sup>.为降低成本, 提高控制效率, 文中提出 一种模拟 MPPT 控制芯片来实现扰动观察法, 相比 数字芯片控制具有结构简单, 应用方便, 硅片面积 小, 成本低的优点. 此外, 根据系统自身拓扑所具有 的特点, 对扰动观察法常规的系统框架做了简化, 把 原需使用两个微分器的系统结构简化到只需一个微 分器就能实现. 设计解决的技术难点还包括对芯片 中涉及信号处理的核心模块模拟乘法器和模拟微分 器的优化, 有效改善了控制性能.

2 光伏电池特性与扰动观察法

2.1 光伏电池特性
 光伏电池特性决定着整个系统的控制策略,下

收稿日期: 2008-04-11

基金项目: 国家自然科学基金项目(90707002)

© 1994-2010 China Academic Journal Electronic Publishing House. All rights reserved. http://www.cnki.net

面对其原理进行简单介绍.

光伏电池板由相同的电池单元串联和并联组 成,电池板特性主要由电池单元决定.电池单元是非 线性器件,它可以表示为一个电流源模型,如图1所 示<sup>[3]</sup>.



#### 图 1 光伏电池仿真等效电路

每个电池单元的输出电流 *I* 与电压 *V* 的特性 关系如式(1)<sup>*I*4</sup>:

$$I = I_{\rm ph} - I_{\rm sat} \left\{ \exp\left[\frac{q\left(V + IR_{\rm s}\right)}{AKT}\right] - 1 \right\} - \frac{V + IR_{\rm s}}{R_{\rm p}}$$
(1)

式中, *I*<sub>ph</sub> 代表光生电流, 正比于光照强度, *I*<sub>sat</sub> 代表 二极管反向饱和电流, *A* 为二极管特性因子, 由电池 单元的特性决定, *K* 为玻耳兹曼常数, *T* 为环境温 度, 以 Kelvin 温标表示, *R*<sub>s</sub>和*R*<sub>p</sub>分别为光伏电池的 串联和并联电阻, 可用以表征电池单元中额外损失 的串联电压和并联漏电流<sup>(5)</sup>.

从上式看出,电池单元本身的特性和外界环境 一光照强度和温度,共同决定了光伏电池的输出特 性.

2.2 扰动观察法

dP/dV 是P-V 曲线的斜率. 由图 2 可看出光 伏器件在 M PP 两侧的 dP/dV 具有相反符号. 扰动 观察法就是利用光伏器件 dP/dV 在最大功率点两 侧符号不同的特点进行判断实现. 该方法通过不断 调节光伏器件 M PPT 电路的工作状态, 再根据电路 调整前后光伏器件输出曲线的斜率变化情况决定 M PPT 电路的调整方向, 最后使光伏器件的工作点 保持在 M PP 附近<sup>[6]</sup>.





## 3 系统实现

## 3.1 系统控制模式改进

图 3 给出系统主电路的拓扑图. 由图 3 可见这 是一个 BU CK 电路, 光伏电池的输出电压即等于蓄 电电容  $C_1$ 上的电压. 当开关管  $M_1$ 关断时, 光伏电 池 PV 对  $C_1$ 充电使其电压上升, 此时 PV 的输出电 压增大. 反之, 当  $M_1$ 导通时, BUCK 转换器对  $C_1$  放 电, PV 输出电压减小. 可见在 BU CK 电路为主拓扑 的系统中, 开关管  $M_1$ 的状态直接反应了光伏电池 输出电压的变化方向.



#### 图 3 系统主电路拓扑图

基于开关管状态和 dV 符号(+/-)的直接对 应关系,本芯片的控制逻辑对常规的扰动观察法架 构进行了改进.芯片用开关管的状态取代光伏电池 输出电压变化 dV 的符号,以简化对 dV 信号的处 理过程.改进后的芯片在原有基础上减少了一个微 分器模块电路.

控制逻辑经过简化后的真值表如表 1 所示,其 中 *S<sup>n</sup>* 和 *S<sup>n+1</sup>*分别表示相邻两个周期中开关管 M<sub>1</sub> 的状态.可见,只要对 d*P* 和开关管 M<sub>1</sub> 状态进行逻 辑同或,即可得到扰动观察法中由 d*P*/d*V* 产生的 相同控制电平.

表 1 dP和 Switch 状态的逻辑控制图

$\mathrm{d}P$	d V	$S^n$	$S^{n+1}$
0	0	1	0
0	1	0	1
1	0	1	1
1	1	0	0

3.2 芯片架构设计

芯片架构图如图 4 所示, 此控制芯片主要包括 11 个模块.

其中,低压钳位器(Under Voltage LockOut,U-VLO)主要用于启动过程中对外部供电电压的检 测.此芯片额定工作电压 12V,当外部供电电压升高 并超过 9V 时,UVLO 输出 OK 信号使芯片其他模 块正常工作;相反,当外部电压降低到小于 7.5V

© 1994-2010 China Academic Journal Electronic Publishing House: All rights reserved: http://www.cnki.ne



#### 图 4 控制芯片模块流程图

基准电路为电压调整器提供 1.25V 的带隙基 准电压.电压调整器输出 5V 电压,提供芯片内其他 模块的供电.

振荡器输出 100kHz 和 500kHz 的方波时钟信 号,分别提供给 D 触发器和开关电容微分器 (Switch Capacitor differentiator).

电流采样放大器(Current Sense Amplifier, CSA)用于检测光伏电池输出电流信号,并同片外分 压电路采样得到的光伏电池输出电压信号一起,输 入给模拟乘法器处理.

光伏电池的输出电流和电压信号经过乘法器相 乘,得到光伏电池的输出功率,输入给开关电容微分器,最终得到光伏电池输出功率的变化 dP,经过比 较器后提供给后续逻辑判断模块处理.

此芯片还包括自举驱动(Bootstrap Driver)模块.芯片引入自举技术的原因是,由于系统采用的 DC-DC变换器BUCK电路中,功率开关管是浮栅 结构,用一般的驱动模块输出高电平不能达到 BUCK正常工作所需电压.所以芯片额外加入了自 举驱动技术,使芯片在外部供电电压为12V的情况 下,可以输出高电平为30V的驱动信号.

3.3 核心模块电路设计

在以往的基于扰动观察法的 M PPT 系统中, 乘 法和微分算法多由单片机或 DSP 等数字芯片来实 现, 而在文中介绍的芯片中, 算法全部由模拟电路实 现. 所以核心模拟乘法器和微分器的设计是本控制 芯片设计的主要难点之一. 下面详细介绍这两个核 心模块的设计分析.

3.3.1 模拟乘法器设计

系统中乘法器模块用于将采样得到的光伏电池 输出电压电流信号相乘,得到光伏电池的输出功率.

图 5 是此芯片采用的模拟乘法器的电路原理 图. 在原理图中,  $i_Y$  和 $i_X$  为乘法器的两个乘数输入,  $i_{C_1} = i_{C_2}$ 等于输出的乘积值.



图 5 模拟乘法器的电路原理图

此乘法器的实现主要基于二极管导通电流和其 正向电压特性关系,如式(2)表示:

 $i = I_{\rm ss}(e^{V_{\rm BE}/V_{\rm T}} - 1) \approx I_{\rm ss}e^{V_{\rm BE}/V_{\rm T}}$  (2)

根据二极管 T₅ 和 T<sub>6</sub> 的正向电流电压特性, 得 到式(3):

$$\frac{i_{Y}}{i_{Z}} = \frac{I_{ss}e^{V_{CE}/V_{T}} - I_{ss}e^{V_{DE}/V_{T}}}{I_{ss}(e^{V_{CE}/V_{T}} + I_{ss}e^{V_{DE}/V_{T}})}$$
$$= \frac{e^{(V_{CD})/V_{T}} - 1}{e^{V_{CD}/V_{T}} + 1}$$
(3)

根据二极管 *T*<sub>1</sub>和 *T*<sub>2</sub>的正向电流电压特性, 有式(4):

$$\frac{ic_{1} - ic_{2}}{ic_{1} + ic_{2}} = \frac{I_{ss}e^{V_{AF}/V_{T}} - I_{ss}e^{V_{BF}/V_{T}}}{I_{ss}e^{V_{AF}/V_{T}} + I_{ss}e^{V_{BF}/V_{T}}}$$
$$= \frac{e^{V_{AB}/V_{T}} - 1}{e^{V_{AB}/V_{T}} + 1}$$
(4)

因为二极管  $T_3$ 和  $T_4$ 的偏置电流相等,所以  $T_3$ 管和  $T_4$ 管的正向电压相等.所以得到  $V_{CD}$ 等于  $V_{AB}$ .并且,  $T_1$ 和  $T_2$ 的偏置电流共同来自 ix,最后 可以得到乘法器的输出,如式(5)所示:

$$ic_1 - ic_2 = \frac{i_X \times i_Y}{i_Z} \tag{5}$$

式中, iz 是乘法器输出的比例常数.

同模拟乘法器的经典结构比较,从上面推导中可以看出,芯片所采用的乘法器只是在二极管电流特性上采取了很微小的近似,其他部分推导严密,没有近似成分.所以输出的乘积具有非常好的线性度. 而且此乘法器处理的是电流信号,有利于增加乘法器的输入输出范围,不受供电电压限制.

图 6 所示为乘法器线性度和输入范围的仿真扫 描波形.

3.3.2 微分器设计

理图中, ty 和 tx 为乘法器的网个乘数输入, 系统中微分器模块用于将乘法器输出的光伏电, 等于输出的乘积值. . **池功率求导**, 得到光伏电池输出功率的变化. 4-2010 China Academic Journal Electronic Publishing House, All Terris reserved. Theory www.enki.net





## 图 6 线性度和输入范围扫描曲线

微分器的设计主要难点在环路稳定性和建立时间,以及输出放大系数之间的取舍. 典型的 RC 微分器的传递函数 *H*(*s*) 如式(6):

$$H(s) = \frac{V_{\text{out}}(s)}{V_{\text{in}}(s)} = -\frac{A \times \frac{RCS}{RCS+1}}{1+A \times \frac{1}{RCS+1}} \quad (6)$$

当运放为理想运放,即在任何频率下运放的增益 | *A* | 趋于无穷大时,传递函数 *H*(*s*) 如式(7) 所示:

$$H(s) = \frac{V_{\text{out}}(s)}{V_{\text{in}}(s)} = -RCS$$
(7)

从而实现微分功能, – *RC* 是微分器输出导数的放大系数.

但在实际设计中,由于运放的非理想性,微分器 的环路稳定性受到影响.因为要保持微分器拥有足 够的线性度,通常选择两级运放提供较大的正向增 益,此时运放本身有两个极点,而微分器的 RC 微分 结构等效于在运放的输出反馈回路中又引入了一个 极点,所以微分器整体回路构成了三极点环路,其稳 定性是一个不容忽视的设计要点.

假设非理想运放为

$$A = \frac{A_0}{(\frac{s}{w_1} + 1)(\frac{s}{w_2} + 1)},$$

代入式(7)中,得到实际微分器传递函数如式(8)所示:

$$H(s) = \frac{V_{\text{out}}(s)}{V_{\text{in}}(s)}$$
$$= -\frac{\frac{A_{0}}{(\frac{s}{w_{1}} + 1)(\frac{s}{w_{2}} + 1)} \times \frac{RCS}{RCS + 1}}{1 + \frac{A_{0}}{(\frac{s}{w_{1}} + 1)(\frac{s}{w_{2}} + 1)} \times \frac{1}{RCS + 1}}$$

可见, 微分器工作稳定不产生振荡, 必须使分母 中的算子

$$\frac{A_{0}}{(\frac{s}{w_{1}}+1)(\frac{s}{w_{2}}+1)} \times \frac{1}{RCS+1}$$
(9)

满足巴克豪森判据(Barkhausen's Criteria).

通过上面的推导可以得出,只有综合考虑放大 系数 – *RC*,运放的主次极点频率,正向增益和表达 式(9)的相位裕度,才能使微分器工作符合系统要 求并保持稳定.

系统实际采用的电路拓扑是开关电容微分器, 其电路拓扑如图 7 所示<sup>[7]</sup>. 其中  $\Phi_1$  和  $\Phi_2$  表示非交 叠反向时钟信号. 电路工作在  $\Phi_1$  时刻时, 电容  $C_1$ 上 充得电荷为  $C_1[V_{in}(t_n) - V_{in}(t_n - 1)]$ , 工作在  $\Phi_2$ 时刻, 此充电电荷从  $C_1$  感应到  $C_2$ , 得到式(10):

 $V_{\text{out}}(t_n)$ 

$$= V'_{in}(t_n) \cdot \frac{-C_1[V_{in}(t_n) - V_{in}(t_n - 1)]}{C_2} \quad (10)$$

对式(10) 进行 Z 变换,得到的 z 域传递函数 H(z) 如式(11):

$$H(z) = -\frac{V_{\text{out}}(z)}{V_{\text{in}}(z)} = -\left(\frac{C_1}{C_2}\right)(1-z^{-1}) \quad (11)$$

根据映射 *s* ←  $(1 - z^{-1})/T$  将传递函数H(z) 转 化到 *s* 域,得到开关电容微分器最终的传递函数为 式(12):

$$H(s) = -s\left(\frac{C_1}{C_2}\right)T$$
(12)

由 H(s) 的表达式可知, 开关电容  $C_2$  在此 SC 微分器中就相当于一个等效电阻值为  $T/C_2$  的电阻.



图 7 开关电容微分器的电路拓扑图

开关电容微分器的建立时间和环路稳定性分析 原理与 RC 微分器基本相同. 根据上面的推导, 可以 非常准确地根据系统要求来确定微分器中运放的设 计指标. 与 RC 微分器相比, 开关电容电路的优点是 具有更高的工艺精度和更小的硅片面积.

图 8 是开关电容微分器仿真输入输出波形.

3.4 系统应用

控制芯片主要应用于小功率光伏充电系统.系 统采用的光伏电池特性为:常温下开路电压 22V,短

(8)



#### 图 8 SC 微分器仿真波形

的铅酸蓄电池. 由图 9 所示的系统典型应用拓扑可见, 光伏电池输出通过一个较大的蓄电电容传输到 BUCK 变换器. 通过 DC- DC 变换器, 给负载蓄电 池充电.



图 9 系统的典型应用拓扑图

系统的控制模式不是常规的 PWM 控制模式, 而是通过引脚 V<sub>in</sub>和I<sub>in</sub>对光伏电池的输出电压电流 采样,然后通过乘法器和微分器对采样信号处理,决 定下一个时钟周期开关管状态.所以系统的控制模 式相似开关电源系统中较常见的迟滞控制,并不需 要增加补偿回路即可实现稳定.在环境条件如光照 变化比较大时,由于光伏电池的输出电压在一个开 关周期内不能调整到当前环境下的 MPP,系统表现 为动态的变频控制,以获得最大跟踪速度.而在环境 基本不变时,系统将工作在稳定的开关频率下,开关 周期为 100kHz.

4 仿真结果与版图

在文中控制策略和模块电路的基础上, 对图 9 所示的系统典型应用拓扑进行了系统仿真和验证.

图 10 是根据图 1 光伏电池等效电路仿真得到 的功率-电压输出特性.其中光生电流源和二极管 分别用压控器件来模拟光照强度和环境温度变化. 图中得到的不同环境下的光伏电池 M PP 电压分别 作为理论基准值,将用于和 M PPT 芯片电路仿真结 果进行对比.

图11是在标准光照 1000W/m<sup>2</sup> 和常温 300T

的稳定环境下,仿真得到的光伏电池输出电压波形. 图中显示的输出电压从开路电压情况下启动,顺利 找到最大功率点并保持稳定,启动时间 0.8ms,稳定 状态下纹波大小约为 230mV,占光伏电池输出电压 的 1.2%.



#### 图 10 不同环境下光伏电池输出特性扫描



#### 图 11 芯片启动后光伏输出电压稳态波形

图 12 和图 13 是光伏电池输出电压的动态调整 仿真波形.图 12 模拟云遮挡或其他环境因素引起光 照强度发生突变时,光照强度从标准光照1 000W/ m<sup>2</sup> 变为 500W/m<sup>2</sup> 时,光伏电池输出电压的动态仿 真波形.图 13 是光伏电池从0℃变为 50℃时,光伏 电池输出电压的动态仿真波形.从图中可以看出,两 种情况下输出电压均很快恢复稳定,动态响应时间 小于 1ms.



图 12 光照变化下光伏输出电压动态响应

表 2 显示了计算机仿真得到的在不同环境条件 下,应用芯片控制光伏电池稳定工作时的工作电压 和前述理论基准值之间的比较.由表格可见,文中提 出的基于扰动观察法的 M PPT 控制芯片可实现光 伏电池对其 M PP 较为准确的跟踪.

图 14 是芯片的版图设计. 芯片采用 1. 5<sup>µ</sup>m BCD 工艺设计,用全模拟 IC 电路形式实现. 芯片的 plishing House. All rights reserved. http://www.cnki.net





#### 图 13 温度变化下光伏输出电压动态响应

## 表 2 不同环境条件下系统仿真稳态波形 与理论基准值的比较

光照强度/ (W/m <sup>2</sup> )	温度/ T	理论基准/ V	仿真结果/ V	误差/ %
1 000	300	17.79	17.89	0.5
500	300	18.57	18.65	0.4
1 000	273	20.76	20. 82	0.2
1 000	333	14.58	14.97	2.6



图 14 芯片的版图设计

## 5 结束语

文中介绍了一种用模拟电路实现的基于扰动观 察法的 MPPT 控制芯片设计,详细介绍了经过改进 的控制策略,及其核心模块乘法器与微分器的设计. 仿真结果证明此芯片能准确跟踪光伏电池输出电压 的最大功率点,并具有很好的稳定性和小于 1ms 的 动态响应时间.

## 致谢

文中在研究和试制过程中得到美国国家半导体 公司(NSC)的大力支持,工作过程中并与美国国家 半导体公司 David Pace, Kalon Chu, Guy Cheung 等 先生进行了有益的讨论,谨致以诚挚的感谢.

#### 参考文献:

- [1] 张超,何湘宁.光伏并网发电系统 MPPT 及孤岛检测新 技术的研究[D]. 安徽:合肥工业大学,2006.
- [2] Eftichios Koutroulis, Kostas Kalaitzakis, Nicholas C voulgaris. Development of a microcontroller – based, photovoltaic maxim – um power point tracking control system
   [J]. Power Electronics, IEEE transaction, 2001(16): 46 – 54.
- [3] Armstrong S, Hurley W G. Self regulating maximum power point tracking for solar energy systems [C] // IEEE Universities Power Engineering Conference, 2004. UPEC 2004. 39th International, Ireland, 2004(2):604-609.
- [4] Tae- Yeop Kim, Ho- Gyun, Seung- Kyu Park, et al. A novel maximum power point tracking control for photor voltaic power system under rapidly changing solar radiation
   [J]. IEEE International Symposium 2001(2): 1011 1014.
- [5] Abu Tariq, Jamil Asghar M S. Development of an analog maximum power point tracker for photovoltaic panel [J].
   IEEE Power Electronics and Drives System, 2005(1):251 - 255.
- [6] Liu Xuejun, Luiz A C Lopes. An improved perturbation and observation maximum power point tracking algorithm for PV arrays[J]. IEEE Power Electronics Specialist Conference, 2004(3): 20- 25.
- [7] Chung- Yu Wu, Tsai- Chung Yu, Shin- Shi Chang. New monolithic switched - capacitor differentiators with good noise rejection[J]. IEEE Solid- State Circuits, 1989 (24): 177- 180.

#### 作者简介:

江 帆 男,(1984-),硕士.研究方向为电源管理领域数模 混合集成电路.

吴晓波 男,(1947-),硕士,教授,博士生导师.研究方向为 模拟与数模混合集成电路、电源管理集成电路.