

嵌入式系统中 S3C44BOX 和 AT91RM9200 液晶控制分析

LCD Application in Embedded System the Analysis of LCD Control in S3C44BOX and AT91RM9200

陈 曦 丁庆生 (电子科技大学电子工程学院,四川 成都 610054)

摘 要

主要介绍了嵌入式设备中两种不同的嵌入式处理器对于液晶显示的控制方法,并分析了两款嵌入式处理器在液晶显示上各自的特点。

关键词: S3C44BOX, AT91RM9200, 数控雕刻机系统, LCD 控制器, 雷达综合测试仪

Abstract

In this paper, the different ways of how the variety embedded processors control the LCD is introduced. And then, the displaying features of the two kinds of embedded system processors controlling the LCD is analyzed.

Keywords: s3c44b0x, at91rm9200, digital carving machine system, LCD controller, the integrated testing apparatus of radar

嵌入式技术可视化显示操作界面应用越来越多,如 PDA、工控系统实时数据显示等。在众多的嵌入式处理器当中,三星公司的 S3C44BOX 和 Atmel 公司的 AT91RM9200 显得尤为突出。S3C44BOX 是三星公司推出的一款基于 ARM7TDMI 内核的嵌入式处理器,采用一种新的三星 ARM CPU 嵌入总线结构——SAMBA2,是一款无 MMU 的嵌入式处理器,但是它在内部具有 LCD 控制器,最大支持 256 色 STN,使用 LCD 专用 DMA。笔者是将其应用于数控雕刻机系统的界面显示上。AT91RM9200 是 Atmel 公司推出的一款基于 ARM9 内核的嵌入式处理器。AT91RM9200 和 S3C44BOX 相反,是一款具有 MMU 同时内部不具有 LCD 控制器的嵌入式处理器,在液晶方面的应用必须要依靠其他显示控制芯片,在项目中选用了 MAX-EPM3256。笔者是将其应用于雷达综合测试仪的界面显示上。

1 应用 S3C44BOX 的项目中 LCD 的显示控制

对 S3C44BOX 的应用是在数控雕刻机系统项目中实现的,通过 S3C44BOX 灵活的 LCD 控制能力,在液晶显示屏上实现了对 U 盘中文件名和特定雕刻数据文件坐标原点的显示,定时显示当前已雕刻到的幅面的 x、y、z 三轴坐标,同时还可以显示通过键盘而修改的相关参数(包括以进度条方式显示的参数、加速度、空走速度、吸尘器等的开关)及雕刻幅面和指令格式类型,并在屏幕的最下方显示相关提示及当前状态。

在 S3C44BOX 处理器中集成了 LCD 控制器, LCD 控制器用来把定位在系统存储器中的视频缓冲区的 LCD 图象数据传输到 LCD 驱动器,并产生必须的 LCD 控制信号。LCD 控制器使用时间抖动算法和帧速率控制方法,支持在灰白 LCD 上的单色、4 级灰度、16 级灰度显示,也能与彩色 LCD 的接口支持最大 256 色(每点 8 位)的显示。LCD 控制器可以编程支持不同水平和垂直点数(640x480、320x240、160x160 等等)、不同数据线宽度、不同的接口时序和刷新速率的 LCD,支持 4 位双扫描、4 位单扫描、8 位单扫描的 LCD 显示器,并支持水平/垂直卷动,用来支持更大的屏幕显示(如 1280 * 1280)。项目中用于显示的 LCD 为 320x240 的 STN 伪彩液晶显示屏。

LCD 显示数据流如下:

当 LCDCDMA(LCD 专用 DMA,用来在不用 CPU 参与的情况下自动传输帧存储器的视频数据到 LCD 驱动器显示)中的 FIFO 存储区为空或部分为空时, LCDCDMA 请求从帧存储器

预取数据(使用突发传输模式,一次预取 4 个字,在传输期间,不允许总线控制权转让。FIFO 存储区总的尺寸是 24 个字(12 个 FIFOL, 12 个 FIFOH, 用来支持双扫描,在单扫描模式,仅一个 12 个 FIFOH 可用)。

灰度显示和彩色 8 位显示模式在 S3C44BOX 的芯片资料中有详细说明,在此就不具体解释了。

LCD 自刷新模式: S3C44BOX 支持 LCD 自刷新模式,以减少电源消耗,这时 VCLK 为低, VD 保持先前的值,其它信号不变,这时电源管理模式可以进入 SL_IDLE 模式。

S3C44BOX 处理器中的 LCD 寄存器如下:

控制寄存器 LCDCON1、LCDCON2、LCDCON3, 帧缓冲区开始地址 LCDSADDR1、LCDSADDR2、LCDSADDR3, 红色、绿色及蓝色查找表寄存器 REDLUT、GREENLUT、BLUELUT, 抖动模式寄存器 DP1-2、DP4-7、DP3-5、DP2-3、DP5-7、DP3-4、DP4-5、DP6-7、DITHMODE。对于不同的 LCD, 在显示的时候要相对应的寄存器的值进行修改,以适应该 LCD 的显示。

综上所述,对 LCD 寄存器参数设置完成后就可以进行相关显示操作了。在程序中体现为如下的程序代码(对 320 * 240 的 STN 伪彩液晶屏(LFUBK9111A)):

```
void LCD_Init(void) //LCD 控制器各个寄存器的初始化
{
    rLCDCON1=(0x0)|(2<<5)|(0<<7)|(0x3<<8)|(0x3<<10)|(16<<12);
    // disable,8B_SINGL_SCAN,WDLY=8clk,WLH=8clk,
    rLCDCON2 =(239)|(119<<10)|(10<<21); //LINEBLANK =10,
    320*240 屏幕
    rLCDSADDR1= (0x3<<27) | (((unsigned int)aLcdActiveBuffer>>
    22)<<21) | M5D (((unsigned int)aLcdActiveBuffer>>1); //
    256-color
    rLCDSADDR2 =(M5D (((unsigned int)aLcdActiveBuffer >>1) +
    (160*240)) | (13<<21) ;
    rLCDSADDR3= (320/2) | (((320-320)/2)<<9) ;
    rREDLUT =0xfdb96420; //LCD 颜色寄存器初始化
    rGREENLUT=0xfdb96420;
```

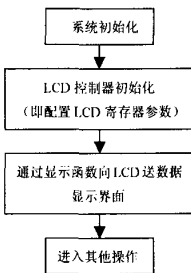


图 1 S3C44BOX 控制 LCD 显示流程图

```

rBLUELUT =0xfb40;
rDITHMODE= 0x12210; //LCD 抖动模式寄存器初始化
其他抖动模式寄存器均设置为 S3C44BOX 说明文档中的推荐配置。
rLCDCON1=(0x1)(2<<5)(0<<7)(0x3<<8)(0x3<<10)(16<<12); //
enable
rPDATE=0x1fe;
Lcd_Clr(); //液晶屏幕清空刷新
}
#define LCD_PutPixel(x, y, c)
    aLcdActiveBuffer[(y)][(x)/4]=(( aLcdActiveBuffer[(y)][(x)/4] &
    (~0xff000000>>(x)%4)*8) | ( (c)<<(((4-1-(x)%4)*8) ));

```

另外，对于单色液晶屏笔者也进行了测试，代码如下 (320*240 单色液晶屏 (DMF50840NB-FW-AKE-AS)):

```

void LCD_Init(void)
{
rLCDCON1=(0)(2)(1<<5)(0<<7)(0x3<<8)(0x3<<10)(16<<12);
// disable_4B_SINGL_SCAN,WDLY=8clk,WLH=8clk,
rLCDCON2=(119)(79<<10)(10<<21); //LINEBLANK =10 ,
320*240 屏幕
rLCDSADDR1=(0x0<<27) | ( ((unsigned int)aLcdActiveBuffer>>
22)<<21 ) | M5D ( ((unsigned int)aLcdActiveBuffer>>1); //
monochrome
rLCDSADDR2= M5D( (((unsigned int)aLcdActiveBuffer+(320*240/
8))>>1) |
(13<<21);
rLCDSADDR3= (320/16) | ( ((320-320)/16)<<9 );
rLCDCON1=(1)(2)(1<<5)(0<<7)(0x3<<8)(0x3<<10)(16<<12);
// enable
rPDATE=0x1fe;
Lcd_Clr(); //液晶屏幕清空刷新
}

```

```

#define LCD_PutPixel(x, y, c)
    aLcdActiveBuffer[(y)][(x)/32]=(( aLcdActiveBuffer[(y)][(x)/32]
    & (~0x80000000>>(x)%32)*1) | ( (c)<<(((32-1-(x)%32)*1) ));

```

设置完 LCD 寄存器后，通过相关显示函数显示操作界面，达到了客户对于显示界面的要求。

2 应用 AT91RM9200 的项目中 LCD 的显示控制

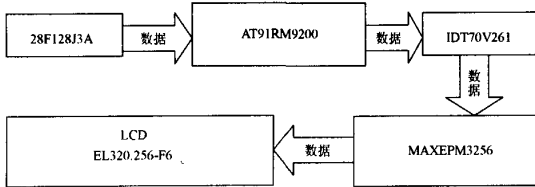


图 2 AT91RM9200 的 LCD 显示过程示意图

对于 AT91RM9200 的应用是在雷达综合测试仪的项目中实现的。由于 AT91RM9200 内部没有像 S3C44BOX 的内部集成的 LCD 控制器，因此选用了 Altera 公司的 MAXEPM3256 作为液晶的控制芯片，并且用 IDT70V261 双口 RAM 作为液晶数据的中转。应客户的要求，在液晶显示屏上只显示了周期、频率等几个参数，同时还显示了频谱图。

由于 AT91RM9200 内部没有 LCD 控制器，所以采用外部控制芯片控制液晶的显示。在项目中，LCD 控制板是由两个主要芯片组成的。一个芯片是 Altera 公司的 MAXEPM3256，它是作为液晶显示数据控制的主芯片，另一个芯片是 IDT70V261，它是作为双口 RAM 进行显示数据的中转。当整个系统上电的时

候，液晶显示数据首先由 ARM9 主控制芯片从 flash (28F128J3A) 读入，然后转送到 IDT70V261 中，之后由 MAXEPM3256 控制从双口 RAM 中读取并传送到液晶显示出来。主要过程如图 2 所示。

对于这个项目的液晶显示，重点在 CPLD 对数据的控制，主要分为两个主要部分，一个是 MAXEPM3256 从双口 RAM 中读取数据，另一个就是 MAXEPM3256 向 LCD 送数据。

送数据过程及读数据过程如图 3、图 4 所示。

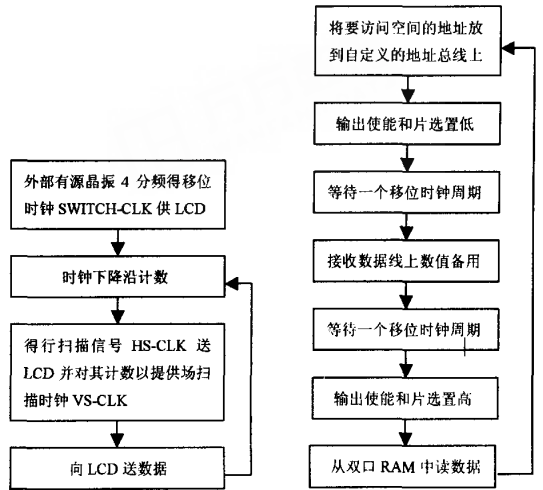


图 3 送数据操作流程

图 4 读数据操作流程

在 MAXEPM3256 向 LCD 送数据的过程中，需要注意的是：

外部有源晶振提供的 20M 时钟频率。移位时钟的下降沿 (下降沿计数，上升沿数据有效，这样建立和保持时间足够) 需要进行 250 周期循环计数，在计数值为 3 时，行扫描信号 HS_CLK 变高 (高有效)，在计数值为 163 时，行扫描信号变低，这样就得到了行扫描信号。将行扫描信号送给 LCD，并再对行扫描信号 HS_CLK 进行计数 256 循环计数以提供场扫描时钟 VS_CLK (虽然用的不是全局时钟，但是由于频率远远低于门级的反应时间，不会产生很大影响，而且节约资源)，在 HS_CLK 计数到 0 时，VS_CLK 变高 (其实只是要一个上升沿)，在 HS_CLK 计数到 2 时，VS_CLK 变低。以上为 LCD 所需的 3 个时钟信号。数据在 SWITCH_CLK 的下降沿且 HS_CLK 的高电平期间左移位送出 (即先送高位，可以根据显示方式的不同进行变化)，每次移两位 (在双数据传输模式下)。

3 结束语

基于上述分析，可以看出不同芯片对液晶控制的异同。S3C44BOX 内部集成了 LCD 控制器，对于液晶控制来说相对方便，便于接触嵌入式不久的人学习，同时也由于它这种优势，S3C44BOX 在手持设备上的应用比较广泛。而 AT91RM9200 由于内部没有集成的 LCD 控制器，对于液晶的控制就复杂一些，具体到项目中还牵扯到了对 CPLD 和双口 RAM 的应用。因此，在实际应用当中要根据需求选择适当的芯片。

参考文献

- 田泽. 嵌入式系统开发与应用. 北京航空航天大学出版社, 2005
- 王诚, 等. Altera FPGA/CPLD 设计. 人民邮电出版社, 2005
- 夏宇闻. Verilog 数字系统设计教程. 北京航空航天大学出版社, 2003

[收稿日期: 2005.9.23]