

个人简历

一. 自我介绍

a) 个人基本信息:

- i. 姓名 : 孙文中
- ii. 出生日期: 1986.11.10
- iii. 籍贯 : 安徽蚌埠
- iv. 就读院校: 宿州学院
- v. 就读专业: 电气工程及其自动化 (本科)

b) 自我描述:

坚强的意志和欣然接受人生的困难是我一直坚守的信念, 是使我不断进步的动力。我认为首先要以一个乐观和自信心态对待人生和工作中的困难, 同时去理解、包容、欣赏自己的朋友、同学、伙伴, 以及以后工作中的同事, 如此给团队和集体创造一个积极融洽的气氛是完成工作的必要条件。我比较注重培养自己的实践能力, 因为对于一个工科学生来说把知识转化为有形的东西和努力学习知识本身同等重要。

二. 在校实践经历及技能介绍:

a) 项目一:

- i. 项目名称: 200MSPS 单通道 USB 数据采集卡 (个人制作, 首次实践)
- ii. 设计时间: 2008 年下半年 (大二)
- iii. 完成照片:



- iv. 功能介绍: 通过个人制作的数据采集卡与 PC 连接实现虚拟仪器功能, 如测量电压, 显示波形, 计算频谱等。
- v. 我做的工作:
 1. 电路及 PCB 设计以及信号完整性分析 (基于 Protel)。
 2. 硬件的焊接与调试 (手工)。
 3. 完成了上位机软件设计 (基于 MFC), 及相关 USB 固件编写 (基于 CY7C68013)。
 4. 完成了基于 Verilog 的 FPGA 数字电路设计及前后仿真及调试 (基于 Quartus)。

b) 项目二

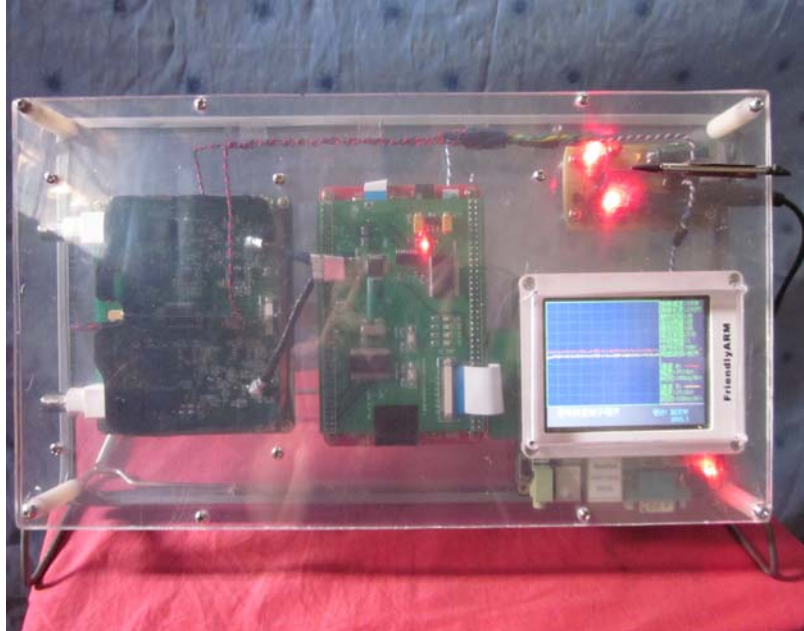
- i. 项目名称：煤矿运煤皮带机故障报警器（校企联合项目）
- ii. 设计时间：2009 年下半年（大三）
- iii. PCB 照片：



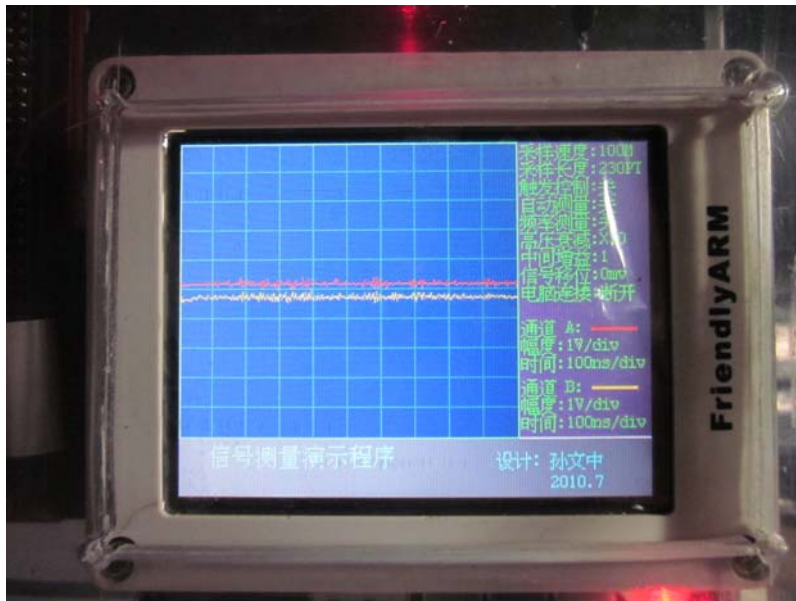
- iv. 功能介绍，我们设计下位机小板与主控 PLC 连接，当运煤机转速异常，皮带跑偏时立即通知主控 PLC 处理异常，设计中每台运煤机含有若干节点，节点之间通过 RS485 通信，下位机小板的控制核心为 CycloneII FPGA。
- v. **我做的工作：**
 - 1. 完成控制板上 FPGA 内部电路设计的以及 Verilog 描述，前后仿真及调试（基于 Quartus）。

c) 项目三

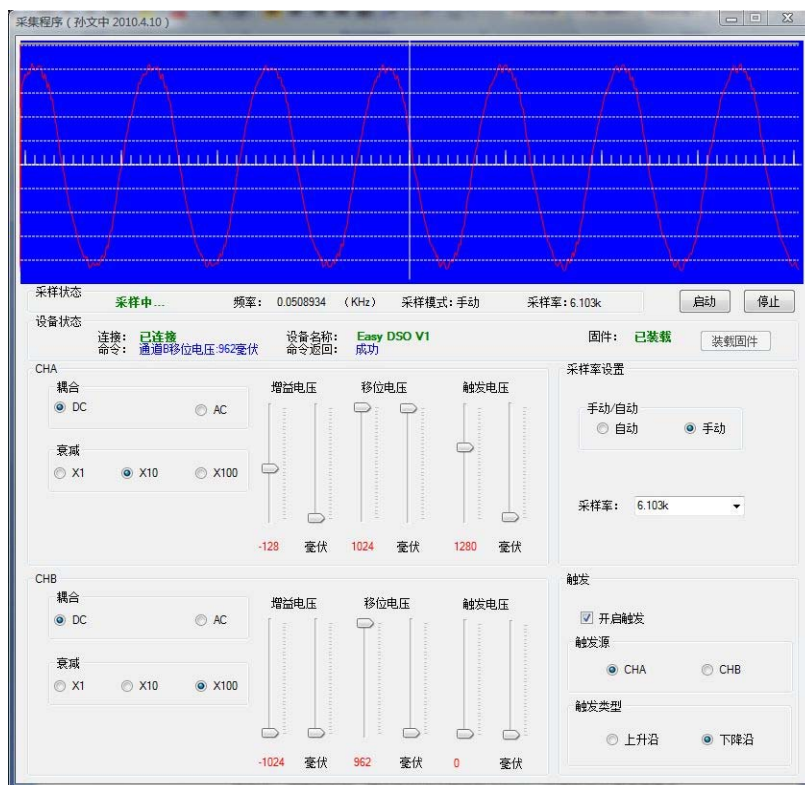
- i. 项目名称：基于 ARM9 以及 FPGA 的数字示波器设计（个人制作）
- ii. 设计时间：2010 年上半年（大四）
- iii. 完成照片：



- iv. ARM9 运行时照片：



v. 连接电脑后上位机运行时截图：



vi. 功能介绍：设计有三部分组成：模拟调理板，数据采集板，ARM 板
数据采集板上的 CycloneII FPGA 最为设计核心负责模拟通道的控制，数据的采集，与 ARM9 以及 PC (USB) 通信。三部分协调工作完成一般数字示波器的信号显示，测量等功能。模拟板的设计带宽为 92MHz，采集板的采集速度最大为 100MSPS。

vii. 我做的工作：

1. 完成模拟调理板的设计，仿真(基于 Multisim)，及 PCB 设计(基于 Protel)。以及焊接调试。
2. 完成数据采集板的设计(基于 Protel)以及焊接调试。
3. 完成数据采集板上 FPGA 电路设计及其 Verilog 描述，前后仿真和调试(基于 Quartus)。
4. 完成运行于 ARM9 (S3C2440) 的数据采集采集板 SDK，显示程序，以及固件(基于 ADS 工具链)。
5. 完成运行于 windows 操作系统的上位机软件编写(基于 .Net，使用 C# 编写)。
6. 完成 USB 固件(USB 外设控制器为 CY7C68013，基于 Keil 工具链)。

无论您对我的评价如何，我都要感谢您在百忙之中抽出宝贵时间审阅我的简历，倾听我的声音。