参考文献

[1] 苏涛,张海峰,张登福. 基于USB总线的实时数据采集系统设计与实现.电子技术应用,2004,30(1):12-14.

[2] 萧世文. USB2.0硬件设计. 北京：清华大学出版社，2002

[3] 许永和. USB外围设备设计与应用. 北京：中国电力出版社，2002

[4] 周立功等编著. USB2.0与OTG规范及开发指南 北京：北京航空航天大学出版社

[5] USB Mass Storage Class-UFI Command Specification[S]. http://www.usb.org,2001

[6] 卿辉. 用CPLD实现SRAM工艺FPGA的安全应用.通信技术,2003,(144):146-148.

[7] PDIUSBD12PW.pdf, http://www.semiconductors.philips.com.2001.11

[8] On-The-Go Supplement to the USB 2.0 Speciation,Rev1.0, http://www.usb.org, 2001

[9] Philips Semiconductors.PDIUSBD12 USB interface device with parallel bus,1999-6-8.

[10] SL811HST Datasheet[R]. Cypress Semiconductor,2001

[11] 李大伟.用Flash单片机对FPGA进行配置的研究.吉林大学学报(信息科学版),2003,21(1):82-86.

[12] 黄智伟主编. FPGA系统设计与实践. 北京：电子工业出版社，2005.1

[13] 王朔，李刚. USB接口器件PDIUSBD12的接口应用设计. 单片机与嵌入式系统应用，2002.1：56~59

[14] Philips Corp. PDIUSBD12 Users Manual

[15] 周立功. PDIUSBD12USB固件编程与驱动开发. 北京：北京航空航天大学出版社，2003

[16] 程斓，杨子杰. 基于PDIUSBD12的USB设备固件程序开发，计算机应用，2004.7,24(7)：150~153

[17] 夏宇闻编著. Verilog 数字系统设计教程 北京：北京航空航天大学出版社

[18] 胡晓军，张爱成编著. USB接口开发技术 西安：西安电子科技大学出版社，2005.5

[19] PDIUSBD12 Product data,Rev.07, http://www.semiconductors.philips.com.

[20] 张培仁著， 基于C语言编程MSC-51单片机原理与应用 北京：清华大学出版社，2003

[21] 士省书. 通用串行总线及其应用. 计算机研究，2002.1

[22] （美）Chris Chat编著，孙义等译. Windows WDM设备驱动程序开发指南. 北京：机械工业出版社，2001

[23] On-The-Go Supplement to the USB 2.0 Speciation,Rev1.2, http://www.usb.org, 2006

[24] 谭浩强编著，C程序设计，清华大学出版社，2000.9

[25] USB设计应用实例（美） John Hyde著. 孙耀国，赵德刚译 北京：中国铁道出版社，2003.8

[26] 潘松等编著. SOPC技术实用教程. 北京：清华大学出版社，2005.3

[27] SL811HS/SL811HST Application notes[R]. Cypress Semiconductor,2001

[28] 许永和，8051单片机USB接口程序设计，北京航空航天大学出版社，2004.7

[29] 孙重磊，胡方明. 基于USB的数据采集系统设计及实现[J]. 现代电子技术，2004

[30] 周凡. 基于USB接口技术的数据采集系统 攀枝花学院学报，2005,22(2)：102-103

[31] 宋万杰，罗丰，吴顺君. CPLD技术及其应用[M]，西安电子科技大学出版社，1999.9

[32] 向前. 在嵌入式系统中实现对U盘的操作[J]. 单片机与嵌入式系统应用，2005，(2)：36-39