

5484 PLCcore

CPU

Freescall MCF5484
with 200MHz

MEMORY

32MB DDR-SDRAM
16MB NOR-Flash
32kb EEPROM

Peripherals

On-board CPLD
FlexBus, QSPI,
Temperatrue Sensor,
Real Time Clock

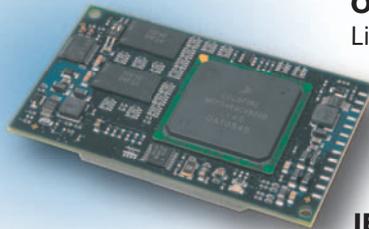
Communication

2 Fast Ethernet Controller
2 CAN Controller
4 UARTS

SYS TEC
ELECTRONIC

Operating System

Linux V2.6



IEC 61131-3

Runtime Kernel

带有IEC 61131-3运行时内核的内嵌式单独插件式计算机

符合IEC61131规范的嵌入式系统

PLCcore-5484是即插式单板机，配有一个Linux-OS和IEC61131-3运行时间内核。

设计方面的优点...

PLCcore-5484为嵌入式系统提供通用的底层电路支持。其中包括SDRAM、Flash内存和通讯无线电收发器。测量范围只有40毫米×70毫米，模块提供了电压调制、电压监测、可编程的逻辑、以太网MACs和PHYs、USB以及其它常用的外围设备。它们都是以兼容的形式集成在具有增强EMI保护的多层PCB板上。

已经安装好的Linux

PLCcore-5484同时具有一个事先安装好的、性能优化的Linux版支持包，它包括设备驱动和标准网络服务（比如，网页、Telnet和FTP），也有一个Flash文件系统用于持久的数据保存。用户可以安装自己的输入和输出需要来制订、实施自己的Linux应用。

IEC 61131-3 运行时间内核

它能将PLCcore-5484转换成一个大量的配备OEM控制器方案，并具有IEC61131-3运行时间内核的功能，这功能可以让用户执行和调试“用一种IEC61131-3应用语言写成的”应用程序。IEC61131-3的运行时间内核已经包括一个完全的功能性的CANopen管理器和功能板块以便于到达可登陆的外

围环境。有了我们的PLCcore-5484启动器成套工具，我们可以提供一个综合的IDE以便于IEC61131-3应用开发。主板支持同时执行IEC61131-3程序和Linux应用程序，也在IEC61131-3程序和其它Linux应用程序之间分享数据。

灵活的输入/输出配置

PLCcore-5484可以按照客户需要灵活采用各种不通的I/O配置。这不止包括板载PLD，也允许使用SPI或FlexBus访问应用底板上的外围设备。为了实现应用程序特用的输入/输出，你只需更换一下标准驱动器并按照你自己的要求描述程序镜像。有了我们的驱动器开发套装，您就可以得到所有符合IEC61131-3运行时间内核的I/O驱动所需的源代码和Demo，从而建立您自己控制方案。

评估和启动

PLCcore-5484的一个设计特点是插在一个开发底板上。模块和开发底板都包含在PLCcore-5484 Starter Kit中。开发底板包含一个“模块立即启动必需的”I/O连接器，以及SBC模块本身无法提供的其它界面电路。SBC安装在开发底板上，它提供了一个绝好的平台，可以对控制器进行评估、开发软件，也可以规划和决定基于PLCcore-5484新的嵌入式设计。

主要特征

- 32-bit Freescall MCF5484 CPU，在200Mhz和300+MIPS水准上
- 多于4MB的程序内存
- 两个10/100Mbps快速以太网控制器，一个在板 PHY
- 两个CAN2.0B接口
- 四个UART接口
- 24路数字输入和22路数字输出在板（标准输入/输出驱动器）
- 工作温度从-40°C到+85°C

在板时外围环境

- 温度传感器
- 可编程的逻辑装置（PLD）
- 实时钟（RTC）

软件功能汇总

- 性能优化Linux-OS
- 为了实施PLC过程的IEC 61131-3运行时间内核
- 同时执行特定用户的C-code应用和PLC程序
- 可定制的输入/输出驱动器
- 完全具有CANopen管理器的性能，带有自动的节点配置



PLCcore-5484
安装在运器面板上

使用我们的PLCcore可为您的IEC 61131-3编程系统节省使用许可费