

君正 JZ4740 star 开发板说明

君正 JZ4740 star 开发板是由三块 PCB 板组成，从上至下，分别是 LCD 板、主板、DEBUG 板。LCD 板上有 TV-OUT 输出模块及 LCD 模块；主板为 JZ4740 芯片主控板，将 JZ4740 所有的功能模块接口全部引出；DEBUG 板包括了 NOR FLASH 模块、网络接口模块、USB HOST 模块及 RS232 接口和 JTAG 调试接口。分成三块板，分别为具有一定功能的模块组，这样做使得主板近乎于核心板，用户可以自己设计不同功能的模块与主板挂接，以实现特殊功能。

君正 JZ4740 star 开发板具备了君正官方 PAVO 开发板所有功能，并且增加了 BOOT 的可选性和支持 CMOS 摄像头及 TV-OUT 功能。与官方 PAVO 开发板相比有以下不同：

- 1、网络芯片改为 DM9000A，这款 IC 的性能更好。
- 2、为节省 IO 口，以便实现更多功能，按键设置为 AD 方式，板上有六个有效操作键。
- 3、支持四种 BOOT 方式，DEBUG 板上留有 NOR FLASH 的封装，因此支持从 NOR FLASH 启动方式。为特殊场合的产品提供保障。
- 4、留出 CMOS 摄像头接口，用户可以自己挂接任何 CMOS 摄像头或订购我们做好的摄像头模块。
- 5、支持 TV-OUT 功能，输出 VGA 视频信号。TV-OUT 芯片采用 CH7024B。

- 6、 LCD 板上留出了 JZ4740 支持 LCD 的所有接口，因此方便用户自己跳线接上其它种类的 LCD 屏。
- 7、 留出了 JZ4740 的串口 0 和串口 1，这样就可以更方便地接上 GPRS 或其他模块了。
- 8、 LCD 彩屏配用夏普 A 品的 PSP 屏，型号为 LQ043T3DX02。
- 9、 开发板留出了立体声耳塞插座(Audio)和音频线路输入插座(Line_in)。

由于本开发板功能多，因此在 IO 接口处理上，不得不与君正 PAVO 开发板不一样。总的来说有以下区别，因此在移植官方开源源码时，请留意：

- 1、 SD 卡的插入判断引脚 SD_IN 改为 **GPD20**。如果并不想将 SD_IN 指定为 **GPD20**，你可将开发板主板背面靠近 SD 卡座旁的 SE3 短接点断开，用跳线连接到其它引脚上。
- 2、 LCD 的 DISP_ON(夏普屏的显示开和显示关的控制脚)改为 **GPD21**。PAVO 开发板配用三星的彩屏，因此驱动时序稍有不同。**我们在初始化开发板彩屏时，最好在初始化操作时，将 DISP_ON 拉低 0.3~0.5S，然后再拉高打开显示。其它操作同君正三星屏的驱动。**
- 3、 USB Device 插入判断引脚改为 **GPD19**。如果你想

将它改为其它引脚，可以将主板正面靠近咪头的 SE4 断开，用跳线连接到其它引脚上。

- 4、网络芯片片选引脚默认为 GPD26(CS2_N)，这主要是为了能从 NOR FLASH 启动，因此从 NOR FLASH 启动，是使用 GPD28(CS4_N)的。当然，如果你不打算使用 NOR FLASH，你可以修改 Debug 板上的 SE1 短接点，将 CS4 那端用烙铁断接，CS2 断开即可。
- 5、开发板为支持多种 BOOT 方式设置了选择短接点。开发板主板背面的 SEL2 是 BOOT 方式的选择点，SEL3 是进入 USB_BOOT 模式的选择点。当 SEL2 选择短接 B2 端时，必须将 SEL3 短接 GND 端，这样才能进入到 USB_BOOT 模式中，此时主板开机时从 NAND FLASH 启动；当 SEL2 选择短接 B1 端时，必须将 SEL3 短接 VCC 端，这样才能进入到 USB_BOOT 模式中，此时主板开机时从 NOR FLASH 启动。开发板默认设置为从 NAND FLASH 启动方式。
- 6、按键改为由 ADIN1 接口串联接入六个按键，每个按键按下时的实际电压请参看 SCH 中的 POWER 部分。
- 7、主板上留有留下 PBAT/ADIN0 的选择点 VB，位于

主板背面的电池接口处。方便用户将 ADIN0 作为其它功能使用。默认为检测电池电量的输入引脚。

使用中如有疑问，欢迎加入 QQ 群 [89707416\(推荐\)](#) 或 QQ 群 [36288077](#) 共同讨论。谢谢关注！

制作人：...心...意(QQ: 529119594)

日期： 2009-08-09