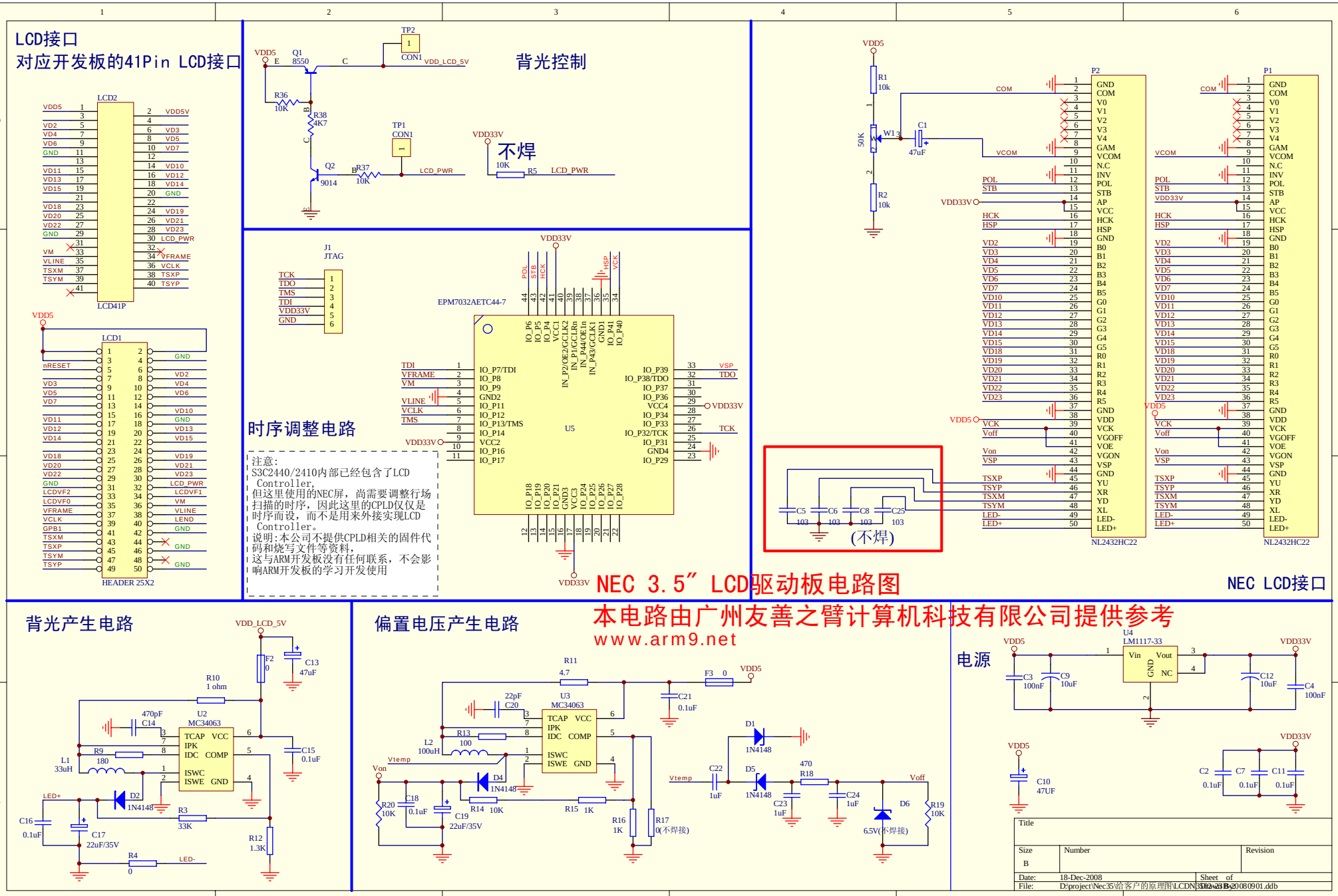
LCD接口
对应开发板的41Pin LCD接口
LCD2
LCD41P
LCD1
HEADER 25X2
背光控制
Q1 8550
Q2 9014
TP1 CON1
TP2 CON1
VDD_LCD_5V
LCD_PWR
不焊
时序调整电路
J1 JTAG
EPM7032AETC44-7
U5
注意:
S3C2440/2410内部已经包含了LCD Controller,
但这里使用的NEC屏，尚需要调整行场扫描的时序，因此这里的CPLD仅仅是时序而设，而不是用来外接实现LCD Controller。
说明:本公司不提供CPLD相关的固件代码和烧写文件等资料，
这与ARM开发板没有任何联系，不会影响ARM开发板的学习开发使用
NEC 3.5″ LCD驱动板电路图
P2
P1
NL2432HC22
(不焊)
NEC LCD接口
背光产生电路
U2 MC34063
偏置电压产生电路
U3 MC34063
本电路由广州友善之臂计算机科技有限公司提供参考
www.arm9.net
电源
U4 LM1117-33
Title
Size B
Number
Revision
Date: 18-Dec-2008
Sheet of
File: D:\project\Nec35\给客户的原理图\LCDN35B-20080901.ddb